



# Luis M. Pantaleone

Ing. en Sistemas

## Personal details

---

*Dirección* Belgrano 1564, depto 9, Tandil  
*Celular* (2262) 40-5025  
*E-Mail* panta.luis@gmail.com  
*Skype* luis.panta  
*Fecha de nacimiento* 16 de diciembre de 1983

## Formación Académica

---

Finalizando estudios en el Doctorado en “matemática computacional e industrial”.

**Ingeniero en Sistemas** 2011  
*Exactas - U.N.C.P.B.A.*  
Especialidad: Sistemas Digitales / Sistemas Embebidos

**Técnico electromecánico** 2001  
*EET N° 2 - Necochea*

## Experiencia Laboral

---

**U.N.C.P.B.A.** 04/2011 - presente  
*Docente - Investigador*

Ayudante Diplomado simple ordinario. Concursado 2015. Dedicación 3hs/semana.  
Ayudante de cátedra en las materias: “Electrónica Digital”, “Arquitectura de computadoras 1”, e “introducción de la arquitectura de sistemas”.  
Ayudantías 2016: “Arquitectura de computadoras y técnicas digitales” (1° cuatrimestre), “Técnicas de documentación y validación” (2° cuatrimestre - TUDAI).

Ver CV académico: <https://db.tt/JTjynX1I>

**CONICET** 04/2011 - 04/2015  
*Becario*

*Tema de investigación actual relacionado al doctorado (2015-presente):* Profiling de algoritmos para el cálculo de dosimetría. Análisis de uso de cache, impacto de saltos tomados y no tomados, impacto de instrucciones asm y u-instrucciones, CPI, arquitectura de procesadores.

En vinculación con el Arbeitsgruppe für Strahlungsphysik at the Technische Universität Dresden (since year 2015).

*Tema de investigación anteriores relacionados a la tesis doctoral:*

\* 2014-2015: Aceleración de algoritmos para el cálculo de dosimetría (cálculo de dosis para radioterapia) en lógica programable (FPGA)

\* 2012-2013: Aceleración en FPGAs mediante procesamiento heterogeneo (lógica programable y procesadores embebidos softcore y hardcore). Partición HW/SW en FPGA y en PC.

\* 2011: síntesis de aserciones para Verificación Funcional en Lógica Programable

Directores:

\* 2011-2014: Todorovich Elias

\* 2015-2016: Massa José

## **Redimec**

08/2010 - 09/2011

### *Ingeniero de Firmware*

\* Diseño, desarrollo y testeo de sistemas embebidos en microcontroladores y FPGAs.

\* Microcontroladores empleados: ATmega, ARM Cortex M3.

\* Desarrollo de sistemas empleando sistemas operativos de tiempo real (FreeRTOS, CoOS) y schedulers ad-hoc.

\* Desarrollo de sistemas con watchdogs y redundancia.

\* Uso de diversos IDEs para la programación de MCUs.

\* Desarrollo de modulos para comunicación con sistemas inerciales (IMU) en el stack UDP (protocolo TCP/IP) en microcontroladores.

\* Testeo de sistemas: firmware y hardware.

\* Desarrollo de software para la comunicación y testeo de los sistemas.

\* Interpretación de esquemáticos. Uso de herramientas de medición (multímetros, osciloscopio, etc).

Renuncia por orden del ex-director de beca de postgrado (Elias Todorovich).

## **Doths Engineering**

2006-2010

### *Analista de sistemas - Co-Founder*

Desarrollo e implementación de sistemas en JAVA.

Tecnologías: J2EE, Tomcat, Maven, Web Services, SOAP, MVC.

Testeo de unidad (J-Unit), black box.

Bases de datos: PostgreSQL y MySQL.

Networking.

## **Clínica San Isidro Labrador**

2006-2008

### *Administrador de redes y servidores*

Desarrollo y mantenimiento de servidores (Win 2000 server y Debian).

Desarrollo y mantenimiento de la red intranet y servicio de escritorio virtualizado (arquitectura Servidor - ThinClient: Citrix ICA).

## **Autónomo independiente - Necochea**

2002-2004

### *Técnico electromecánico*

Instalación y mantenimiento de sistemas de iluminación en empresas, plantas de silos, exteriores.

Instalación y mantenimiento de tableros de potencia en plantas de silos. Corrección del coseno de fi.

## Skills

---

<i>Idioma</i>	Español Inglés (basico-medio)
<i>Software</i>	JAVA, J2EE C/C++ V&V. Testing: unidad, integración, black box. SQL: PostgreSQL, MySQL OpenMP, OpenMPI Eclipse Java/CDT/ARM Doxygen, LaTeX Profiling de algoritmos, Agner
<i>Sistemas Digitales</i>	Descripción HW: VHDL, Verilog Verificación funcional, Verificación formal, aserciones Sintesis HLS FPGAs: Virtex 2 Pro, Virtex 5, Spartan 6, Zynq-7000 MCUs: Cortex M3 y Cortex M4, TI CC2530 (8051 con ZigBee) Instrumental: multímetros, generadores de onda, osciloscopios, etc. Scilab
<i>Servidores</i>	Linux Debian (desde 2006)